

ITIS _____ _____	LABORATORIO SISTEMI ELETTRONICI	Esercitazione N° _____ Data: _____
CLASSE IV _____ Gruppo N° _____	Alunno: _____	Anno scolastico _____ Docenti: Prof. _____ Prof. _____

Giudizio	Conoscenza ☐ A ☐ B ☐ C ☐ D Frequenza ☐ A ☐ B ☐ C ☐ D	Giudizio complessivo
	Competenza ☐ A ☐ B ☐ C ☐ D Impegno ☐ A ☐ B ☐ C ☐ D	
	Capacità ☐ A ☐ B ☐ C ☐ D Comportamento ☐ A ☐ B ☐ C ☐ D	

Oggetto dell'esercitazione:

ANALISI DEL FUNZIONAMENTO DEL SHIFT REGISTER

Simulazione di trasmissione di dati (PISO + SIPO):

Utilizzando MULTISIM, realizzare il circuito riportato in figura (i dati paralleli forniti dal contatore vengono trasmessi serialmente dal IC 74165N, l'IC 74164 li riceve e li trasforma in parallelo per visualizzarli sul display).

Dopo averne verificato il funzionamento interrompere una alla volta i collegamenti contrassegnati da Tn e descrivere cosa avviene:

T1 _____

T2 _____

T3 _____

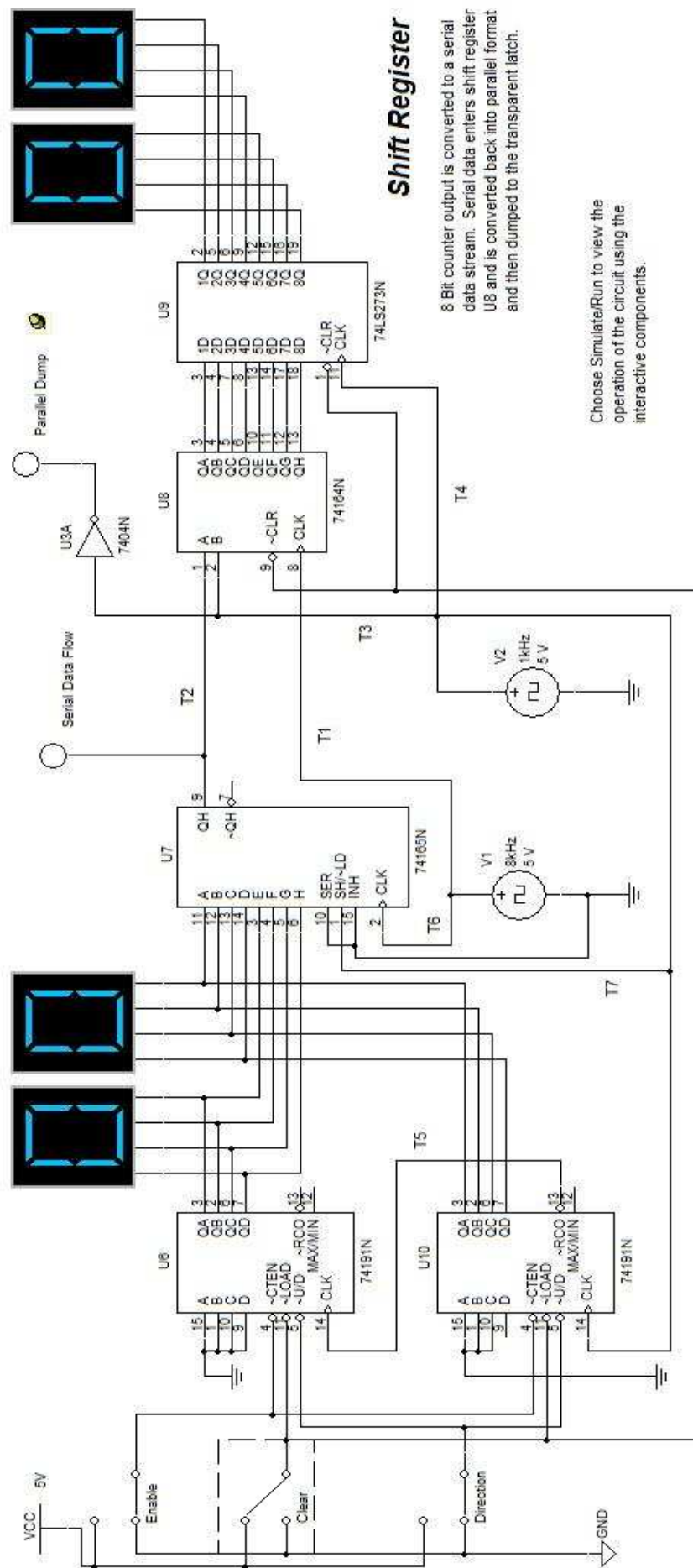
T4 _____

T5 _____

T6 _____

T7 _____

Relazionare sull'esercitazione svolta descrivendone i risultati ottenuti:



Shift Register

8 Bit counter output is converted to a serial data stream. Serial data enters shift register U8 and is converted back into parallel format and then dumped to the transparent latch.

Choose Simulate/Run to view the operation of the circuit using the interactive components.