

ITIS _____ _____	LABORATORIO SISTEMI ELETTRONICI	Esercitazione N° _____ Data: _____
CLASSE IV _____ Gruppo N° _____	Alunno: _____	Anno scolastico _____ Docenti: Prof. _____ Prof. _____

Giudizio	Conoscenza	<input type="checkbox"/> A	<input type="checkbox"/> B	<input type="checkbox"/> C	<input type="checkbox"/> D	Frequenza	<input type="checkbox"/> A	<input type="checkbox"/> B	<input type="checkbox"/> C	<input type="checkbox"/> D	Giudizio complessivo <input style="width: 50px; height: 30px;" type="text"/>
	Competenza	<input type="checkbox"/> A	<input type="checkbox"/> B	<input type="checkbox"/> C	<input type="checkbox"/> D	Impegno	<input type="checkbox"/> A	<input type="checkbox"/> B	<input type="checkbox"/> C	<input type="checkbox"/> D	
	Capacità	<input type="checkbox"/> A	<input type="checkbox"/> B	<input type="checkbox"/> C	<input type="checkbox"/> D	Comportamento	<input type="checkbox"/> A	<input type="checkbox"/> B	<input type="checkbox"/> C	<input type="checkbox"/> D	

Oggetto dell'esercitazione:

DIVISORI DI FREQUENZA

In figura è rappresentato un divisore di frequenza per 2 realizzato con un flip-flop JK:

1. Verificarne il funzionamento e controllare l'andamento dei segnali con un oscilloscopio.
2. Realizzare un divisore di frequenza per 16 completando lo schema con altri moduli in cascata.
3. Dopo averne verificato il funzionamento sostituire ai LED un display tipo DCD_HEX
4. Fare in modo che vengano visualizzati solo i numeri da 0 a 9 realizzando così un contatore decimale.



