

ITIS _____ _____	<h2 style="margin:0;">LABORATORIO SISTEMI ELETTRONICI</h2>	Esercitazione N° _____ Data: _____
CLASSE IV ____ Gruppo N° _____	Alunno: _____	Anno scolastico _____ Docenti: _____ Prof. _____ Prof. _____

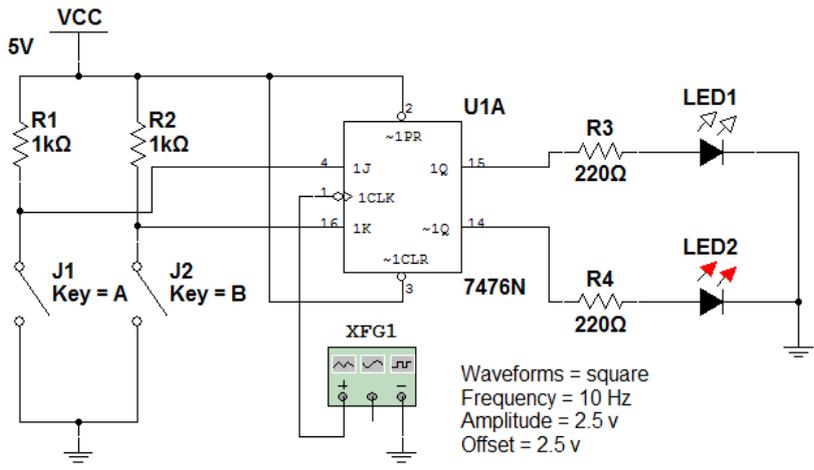
Giudizio	Conoscenza	A	B	C	D	Frequenza	A	B	C	D	Giudizio complessivo <input style="width:40px; height:20px;" type="text"/>
	Competenza	A	B	C	D	Impegno	A	B	C	D	
	Capacità	A	B	C	D	Comportamento	A	B	C	D	

Oggetto dell'esercitazione:

VERIFICA DEL FUNZIONAMENTO DEI CIRCUITI FLIP-FLOP.

Def. – I flip-flop sono dispositivi di memoria elementari sincroni; essi hanno due soli stati interni come il latch SR, ma utilizzano ingressi di comando sincroni con un ingresso dinamico detto clock

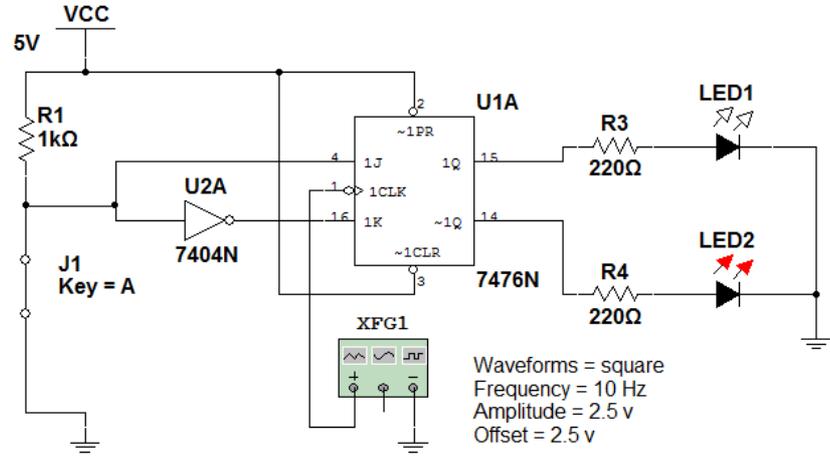
Verificare il funzionamento dei flip-flop sotto riportati e compilare le relative Tavole di verità.



Flip-flop JK

Tavola di verità

CK	J	K	Q _n	Funzione
0	x	x		
1	x	x		
↓	0	0		
↓	1	0		
↓	0	1		
↓	1	1		



Flip-flop D

Tavola di verità

EN	J	K	Q _n	Funzione
0	X	X		
1	0	0		
1	0	1		
1	1	0		
1	1	1		

