

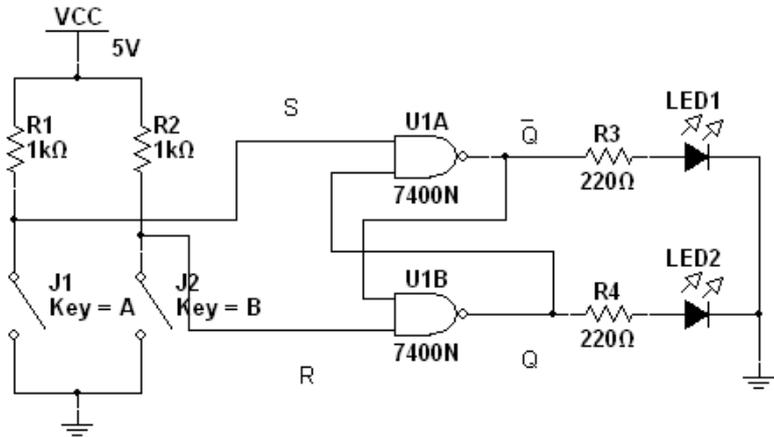
ITIS _____ _____	<h2 style="margin: 0;">LABORATORIO SISTEMI ELETTRONICI</h2>	Esercitazione N° _____ Data: _____
CLASSE IV Gruppo N° _____	Alunno: _____	Anno scolastico _____ Docenti: Prof. _____ Prof. _____

Giudizio	Conoscenza	A	B	C	D	Frequenza	A	B	C	D	Giudizio complessivo <input style="width: 40px; height: 20px; border: 1px solid black;" type="text"/>
	Competenza	A	B	C	D	Impegno	A	B	C	D	
	Capacità	A	B	C	D	Comportamento	A	B	C	D	

Oggetto dell'esercitazione:

VERIFICA DEL FUNZIONAMENTO DEI CIRCUITI LATCH.

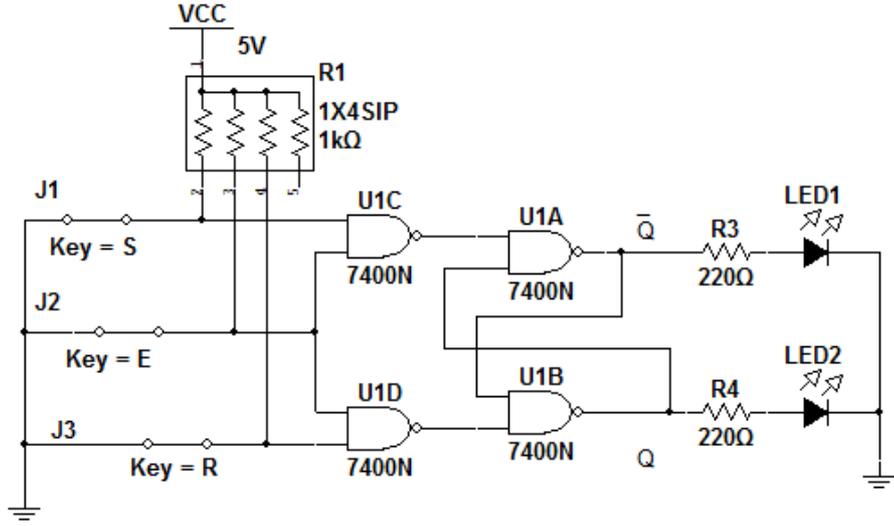
Verificare il funzionamento dei latch sotto riportati e compilare le relative Tavole di verità.



Latch SR

Tavola di verità

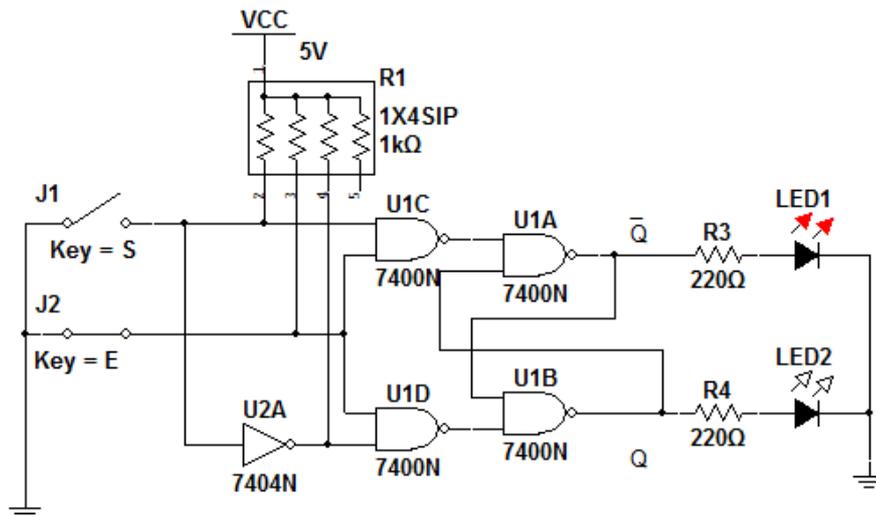
S	R	Q _n	\bar{Q}_n	Funzione
1	1			n. a.
0	1			
1	0			
0	0			
0	0			



Latch SR con abilitazione

Tavola di verità

EN	S	R	Q _{n+1}	\bar{Q}_{n+1}	Funzione
0	X	X			n. a.
1	0	0			
1	0	1			
1	1	0			
1	1	1			



Latch D

Tavola di verità

E	D	Q_{n+1}	\bar{Q}_{n+1}	Funzione
0	X			
1	0			
1	1			

Che cosa sono i latch:

Quale caratteristica devono avere le uscite Q:

Qual è la funzione dell'ingresso E:
